

# 公開実用 昭和61- 375

⑯ 日本国特許庁 (JP)

⑮ 実用新案出願公開

⑰ 公開実用新案公報 (U)

昭61-375

⑯ Int.Cl.<sup>1</sup>

H 04 N 5/445  
5/45  
7/08

識別記号

府内整理番号  
Z-7423-5C  
7423-5C  
7013-5C

⑮ 公開 昭和61年(1986)1月6日

審査請求 未請求 (全 頁)

⑯ 考案の名称 受像機

⑰ 実 願 昭59-83793

⑰ 出 願 昭59(1984)6月6日

⑯ 考案者 萩原 幸雄 所沢市花園4丁目2610番地 バイオニア株式会社所沢工場  
内

⑯ 考案者 稲葉 静雄 所沢市花園4丁目2610番地 バイオニア株式会社所沢工場  
内

⑰ 出願人 バイオニア株式会社 東京都目黒区目黒1丁目4番1号

## 明細書

### 1. 考案の名称

受像機

### 2. 実用新案登録請求の範囲

合成信号から主情報と副情報を分離する分離回路と、この分離回路で分離された主情報と副情報をそれぞれ復調して原情報の主情報と副情報を得る復調器と、上記合成信号から抽出した同期信号により上記原情報の主情報を1水平走査期間ごとにブランкиング制御する第1のブランкиング制御部と、上記原情報の副情報を位置制御を行う位置制御部と、この位置制御部により位置制御された副情報を1水平走査期間ごとに同期信号によりブランкиング制御する第2のブランкиング制御部と、上記ブランкиング制御された主情報および副情報を並びに同期制御信号を入力して表示装置に主情報と副情報を異なるエリアで再現するようにシステム掃引信号と主情報および副情報をこの表示装置に交互に出力する同期信号発生部とよりなる受像機。

### 3. 考案の詳細な説明

#### 〔考案の技術分野〕

この考案は、多重放送受像機の多重伝送情報を分離し、異なつたエリアに分割表示できるようにした受像機に関する。

#### 〔考案の技術的背景〕

第4図は従来のこの種の受像機の構成を示すブロック図である。この第4図において、入力端子T1に導入された多重伝送された伝送情報S1は増幅回路11を通して情報分離手段12に入力され、そこで主情報Smと副情報Ssとに分離される。

主情報Sm、副情報Ssはそれぞれ所定の復調手段13a、13bにより復調されて、原情報の主情報Sm'、副情報Ss'が得られる。副情報Ss'は適当な制御手段14を用いて、合成手段15において主情報Sm'と重ね合わされ、表示手段16の同一画面上のたとえば下部に表示される。

#### 〔背景技術の問題点〕

しかしながら、このような従来の受像機において

ては、合成手段 15において、主情報  $S_m$  に副情報が合成されるために、主情報  $S_m'$  がマスキングされ、情報欠落となる。

#### [ 考案の目的 ]

この考案は上記従来の欠点を除去するためになされたもので、主情報と副情報の重ね合わせ部分の欠落がない受像機を提供することを目的とする。

#### [ 考案の概要 ]

この考案の受像機は、合成信号を分離回路により主情報と副情報に分離し、分離された主情報と副情報はそれぞれ復調器により原情報の主情報と副情報を復調し、この原情報の主情報と幅情報を合成信号より抽出した同期信号により 1 水平走査期間にブランкиング制御するとともに副情報の位置制御を行つて 2 画面を交互に出力させ、水平掃引信号により表示画面の異なるエリアに主情報と副情報を表示させるようにしたものである。

#### [ 考案の実施例 ]

以下、この考案の受像機の実施例について図面に基づき説明する。第 1 図はその一実施例の構成

を示すブロック図である。この第1図において、入力端子T11には合成信号S1が導入されるようになつてゐる。

入力端子T11は増幅器21を通して分離回路22の入力端および同期分離回路24の入力端に接続されている。分離回路22は主情報Smと副情報Smとを分離するものであり、その出力端は復調器23a, 23bの各入力端に接続されている。

復調器23a, 23bの出力端はそれぞれプランギング制御部26a, 位置制御部27の入力端に接続されており、プランギング制御部26aの出力端は同期信号発生部28の入力端に接続されている。

一方、上記増幅器21の出力端は同期分離回路24の入力端に接続されている。この同期分離回路24の出力端は同期制御部25の入力端に接続されている。同期制御部25の出力信号はプランギング制御部26a, 26b, 27, 同期信号発生部28に送出するようになつてゐる。

上記位置制御部 27 の出力はブランкиング制御部 26 b を介して同期信号発生部 28 の入力端に接続されている。この同期信号発生部 28 の出力は表示装置 29 に送出するようになつてある。

次に、以上のように構成されたこの考案の受像機の動作について説明する。主情報、合成情報、同期信号を含む合成信号 S1 は入力端子 T11 に入力されると、増幅器 21 で増幅された後、分離回路 22 と同期分離回路 24 に送られる。

分離回路 22 は合成信号 S1 から主情報 Sm と副情報 Sa とに分離し、主情報 Sm、副情報 Sa はそれぞれ復調器 23 a、23 b に送られる。復調器 23 a では、主情報を復調して原情報の主情報 Sm' を出力してブランкиング制御部 26 a に送出する。

また、復調器 23 b は副情報 Sa を復調して原情報の副情報 Sa' を位置制御部 27 に出力する。

一方、同期分離回路 24 により、合成信号 S1 から同期信号 Sc (第 2 図(a)) が分離され、この同期信号 Sc は同期制御部 25 に送られる。同期

制御部 25 は同期信号  $S_c$  が入力されることにより、制御信号  $S_{Sc}$  を発生し、この制御信号  $S_{Sc}$  をプランキング制御部 26a, 26b, 位置制御部 27, 同期信号発生部 28 に送出する。

プランキング制御部 26a において、この制御信号  $S_{Sc}$  により原情報の主情報  $S_m'$  (第2図b) を第2図(b)に示すように1水平走査期間ごとにプランキングされて同期信号発生部 28 に送られる。

また、復調器 23b で復調された原情報の副情報  $S_s'$  に位置制御部 27 に送られる。この位置制御部 27 には上記制御信号  $S_{Sc}$  が送られており、この制御信号  $S_{Sc}$  により副情報  $S_s'$  は表示位置が制御され、第2図(d)に示すように、プランキング制御部 26b に送られる。

プランキング制御部 26b には制御信号  $S_{Sc}$  が同期制御部 25 から入力されており、この制御信号  $S_{Sc}$  により、表示位置が制御された副情報  $S_s'$  は第2図(c)に示すように1水平走査期間ごとにプランキングされて同期信号発生部 28 に送られる。

れる。

このようにして、プランキング制御された主情報  $S_m$ 、副情報  $S_s$  は同期信号発生部 28 に送られるが、これらの主情報  $S_m'$ 、副情報  $S_s'$  は本来的に多重表示されるように、同一水平、垂直同期信号区間に内に存在するものであるので、同期信号  $S_c$  により同期制御部 25 から出力された制御信号  $SS_c$  により 1 水平走査期間ごとにプランキング制御を行つて 2 画面を交互に出力するようにしている。

同期信号発生部 28 には、プランキング制御部 26a、26b で交互にプランキング制御された主情報  $S_m'$ 、副情報  $S_s'$  および制御信号  $SS_c$  とが入力され、第 2 図 (b)～第 2 図 (d) に示すようにモード変換が行われ、第 2 図 (e) に示すような水平掃引信号の掃引期間中にシステム掃引信号および主情報  $S_m'$ 、副情報  $S_s'$  を交互に送るための同期信号を表示装置 29 に送る。

これにより、表示装置 29 においては、第 2 図 (e) に示す水平掃引信号により、第 3 図に示すよう

に、画面左側に主情報  $S_m'$  が再現された後、続いて画面の右側に位置制御された副情報  $S_{m'}$  が再現される。

したがつて、巾広な画面上に主情報と副情報の両方が重なることなく再現されることになり、従来の場合のように主情報と副情報がそれぞれ 1 / 2 水平走査期間ごとの再現とは異なるものである。

なお、この考案は、主情報、副情報を一度メモリ内に蓄積後、倍速掃引により 1 水平走査期間ごとのプランク部をインタレースモードにて再現することにより、従来の画質の保持ができる。

## 〔考案の効果〕

以上のように、この考案の受像機によれば、勘調した原情報の主情報と副情報を 1 水平走査期間ごとにブランкиングするとともに、副情報の位置制御を行い、このブランкиングした主情報と副情報を交互に出力して表示画面の異なるエリアに表示させるようにしたので、スーパーインポーズによる情報の欠落がなくなる効果を奏する。

## 4. 図面の簡単な説明

第1図はこの考案の受像機の一実施例の構成を示すブロック図、第2図は同上受像機の動作を説明するためのタイムチャート、第3図は同上受像機における表示装置に主情報と副情報が異なつたエリアで表示される状態を説明するための図、第4図は従来の受像機のブロック図である。

2 2 … 分離回路

2 3 a , 2 3 b … 復調器

2 4 … 同期分離回路

2 5 … 同期制御部

2 6 a , 2 6 b … ブランкиング制御部

2 7 … 位置制御部

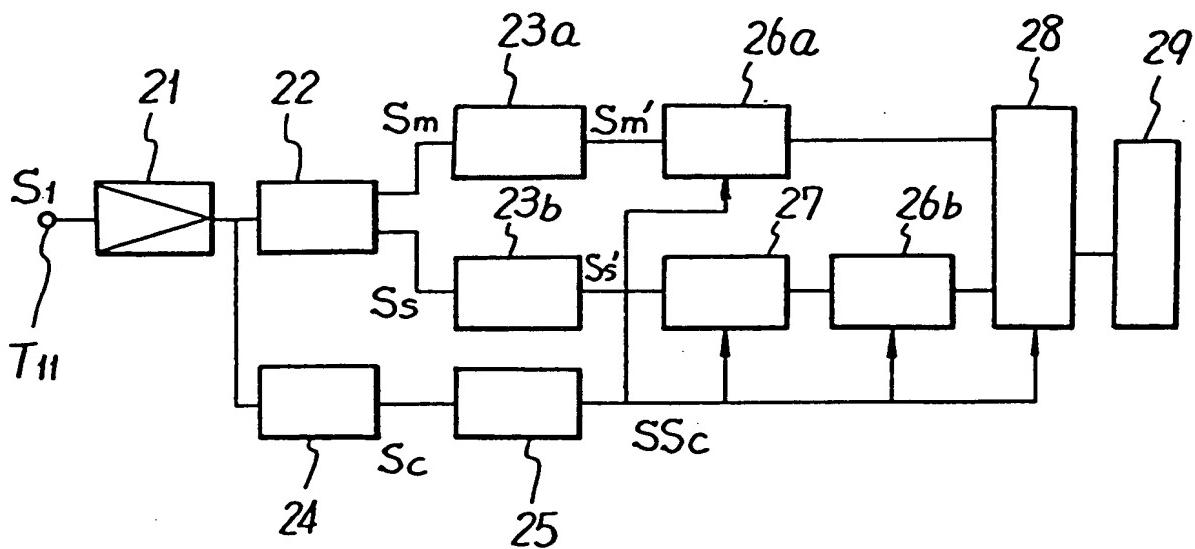
2 8 … 同期信号発生部

2 9 … 表示装置

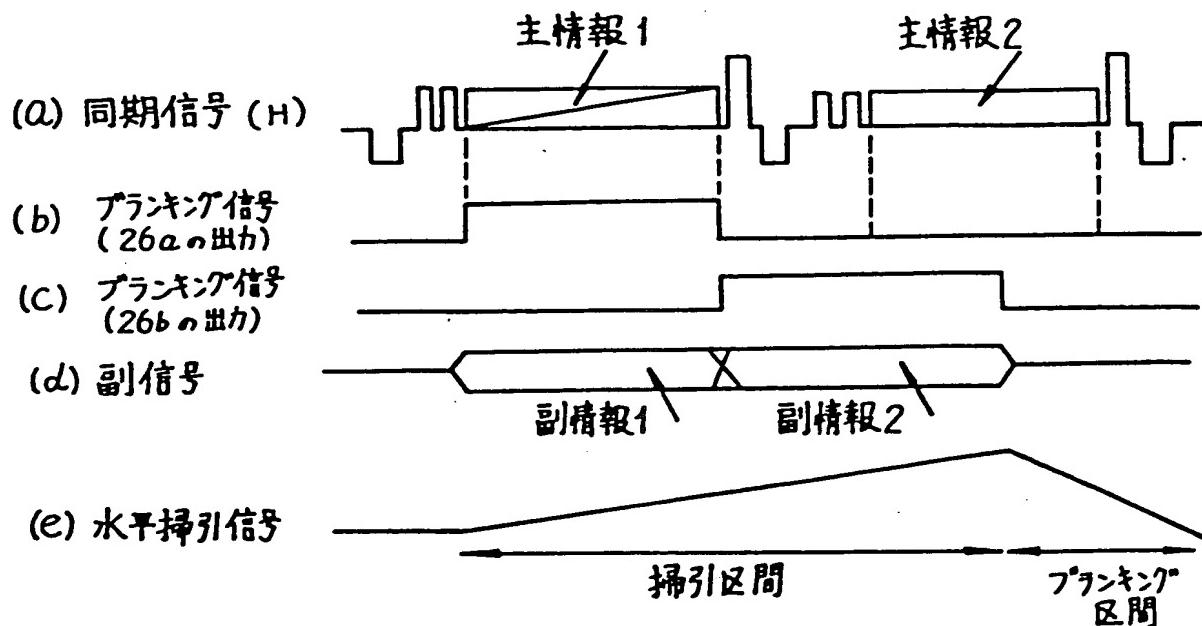
实用新案登録出願人

バイオニア株式会社

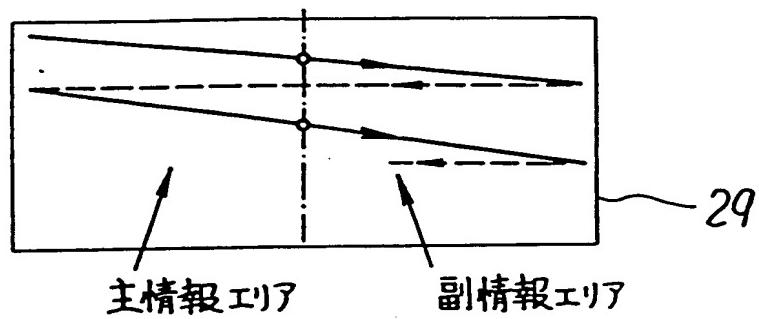
## 第 1 図



## 第 2 図



第 3 図



第 4 図

